



## BAZA MATERIALĂ A LABORATORULUI DE

### Circuite Integrate Analogice

afereant disciplinei Bazele sistemelor de achiziție de date

#### Informații laborator

- Indicativ sală: **B215**
- Categorie laborator: **Tehnologic**
- Suprafața laboratorului este de aproximativ: **46.92 m<sup>2</sup>**
- Volumul laboratorului este de aproximativ: **187.68 m<sup>3</sup>**
- Laboratorul poate deservi până la: **14 studenți**

#### Resurse

- Osciloscop TDS2002B (9 buc.)
- Osciloscop TDS2024B (1 buc.)
- Multimetru de laborator (14 buc.)
- Generator de funcții programabil (9 buc.)
- RLCmetru (1 buc.)
- Distorsiometru automat (3 buc.)
- Modul de analiza a fundamentelor amplificatoarelor operationale (7 buc.)
- Modul de analiza a aplicațiilor amplificatoarelor operationale (7 buc.)
- Platforma laborator cu sursă de alimentare (9 buc.)
- Platforma SCADA (14 buc.)
- Rețea de calculatoare (14 Workstations)

#### Teme de laborator

- Aplicație cu senzori de temperatură
- Aplicație cu senzori tensometrici
- Aplicație cu sistem SCADA – hardware achiziție de date și control
- Aplicație cu sistem SCADA – hardware comunicație
- Aplicație cu sistem SCADA – software achiziție de date și control
- Aplicație cu sistem SCADA – software achiziție de date în clod
- Colocviu final de laborator

#### Discipline deservite

- Circuite integrate analogice (Electronică aplicată - ELA, Licență, Anul 3, Semestrul 1)
- Bazele sistemelor de achiziție de date (Electronică aplicată - ELA, Licență, Anul 3, Semestrul 2)
- Baze de date (Electronică aplicată - ELAen, Licență, Anul 2, Semestrul 2)
- Circuite integrate analogice (Electronică aplicată - ELAen, Licență, Anul 3, Semestrul 1)
- Bazele sistemelor de achiziție de date (Electronică aplicată - ELAen, Licență, Anul 3, Semestrul 2)
- Achiziția și prelucrarea datelor (Ingineria Informației - INF, Licență, Anul 3, Semestrul 1)
- Circuite integrate analogice (Tehnologii și Sisteme de Telecomunicații - TST, Licență, Anul 3, Semestrul 1)



**Universitatea Națională de Știință și Tehnologie Politehnica București**

**Facultatea de Electronică, Telecomunicații și**

**Tehnologia Informației**



- Circuite integrate analogice (Tehnologii și Sisteme de Telecomunicații - TSTen, Licență, Anul 3, Semestrul 1)
- Circuite integrate analogice (Rețele și Software de Telecomunicații - RST, Licență, Anul 3, Semestrul 1)
- Circuite integrate analogice (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 3, Semestrul 1)
- Senzori și circuite de condiționare a semnalelor (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 3, Semestrul 2)
- Sisteme de achiziție de date (Rețele de senzori și sisteme autonome - RSSA, Masterat, Anul 1, Semestrul 1)