



BAZA MATERIALĂ A LABORATORULUI DE

sisteme microelectronice (LSME)/ Microchip

afereent disciplinei Tehnici de proiectare pentru structuri VLSI

Informații laborator

- Indicativ sală: **B120**
- Categorie laborator: **Tehnologic**
- Suprafața laboratorului este de aproximativ: **40.00 m²**
- Volumul laboratorului este de aproximativ: **120.00 m³**
- Laboratorul poate deservi până la: **20 studenți**

Resurse

Teme de laborator

- Introducere Suita Cadence
- Modelul RC al timpilor de propagare
- Efortul logic al drumurilor critice in circuitele VLSI
- Calculul puterii dinamice in circuitele VLSI
- Calculul puterii statice in circuitele VLSI
- Calculul efortului logic al drumurilor critice împreuna cu interconexiuni in circuitele VLSI
- Funcționalitatea si calculul stabilității in celulele de memorie SRAM

Discipline deservite

- RF IC Design - Proiectarea circuitelor integrate de radio-frecvență (Comunicații Wireless Avansate - AWC, Masterat, Anul 2, Semestrul 1)
- Blocuri analogice (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 1)
- Instrumente software pentru proiectarea circuitelor integrate (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 1)
- Blocuri analogice avansate (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 2)
- Proiectarea circuitelor integrate de radio-frecvență (Microelectronică Avansată - AM, Masterat, Anul 2, Semestrul 1)
- Tehnici de proiectare pentru structuri VLSI (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)
- Bazele tehnologice ale microelectronicii (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)