



FIȘA DISCIPLINEI

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Națională de Știință și Tehnologie Politehnica București
1.2 Facultatea	Electronică, Telecomunicații și Tehnologia Informației
1.3 Departamentul	Dispozitive, Circuite și Arhitecturi Electronice
1.4 Domeniul de studii	Inginerie Electronică, Telecomunicații și Tehnologii Informaționale
1.5 Ciclul de studii	Masterat
1.6 Specializarea	Micro și Nanoelectronică

2. Date despre disciplină

2.1 Denumirea disciplinei (ro)		Proiect de cercetare-documentare					
(en)		Research-documentation project					
2.2 Titularul activităților de curs		Colaborator dr. iulian Busu					
2.3 Titularul activităților de seminar / laborator		Colaborator Dr. Iulian Busu					
2.4 Anul de studiu	1	2.5 Semestrul	I	2.6. Tipul de evaluare	V	2.7 Regimul disciplinei	Ob
2.8 Tipul disciplinei	DS	2.9 Codul disciplinei	UPB.04.M1.O.05-06	2.10 Tipul de notare	Nota		

3. Timpul total estimat (ore pe semestru al activităților didactice)

3.1 Număr de ore pe săptămână	2	Din care: 3.2 curs	0.00	3.3 seminar/laborator	2
3.4 Total ore din planul de învățământ	28.00	Din care: 3.5 curs	0	3.6 seminar/laborator	28
Distribuția fondului de timp:					ore
Studiul după manual, suport de curs, bibliografie și notițe					30
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate					
Pregătire seminarii/ laboratoare/proiecte, teme, referate, portofolii și eseuri					
Tutorat					0
Examinări					17
Alte activități (dacă există):					0
3.7 Total ore studiu individual	47.00				
3.8 Total ore pe semestru	75				
3.9 Numărul de credite	3				

4. Precondiții (acolo unde este cazul)

4.1 de curriculum	Cursuri fundamentale de Dispozitive Electronice, Circuite Electronice
4.2 de rezultate ale învățării	Cunoștințe generale de fizică, dispozitive electronice, circuite electronice și simulare software a circuitelor electronice

5. Condiții necesare pentru desfășurarea optimă a activităților didactice (acolo unde este cazul)

5.1 Curs	Nu este cazul
----------	---------------



5.2 Seminar/ Laborator/Proiect	Proiectul se va desfășura într-o sală cu dotare specifică, care trebuie să includă: calculatoare, legatură la INTERNET, simulator de circuite electronice de tip SPICE sau pe platforma MSTeams, studentii având calculatoare cu un simulator de tip SPICE instalat.
-----------------------------------	--

6. Obiectiv general (Se referă la intențiile profesorilor pentru studenți, la ceea ce studenții vor fi învățați în timpul cursului. Oferă o orientare cu privire la locul cursului în cadrul domeniului științific abordat, precum și la rolul pe care acesta îl are în cadrul specializării studiate. Vor fi descrise de o manieră generală tematicile abordate, justificarea includerii cursului în planul de învățământ al specializării studiate etc.)

Proiectul propune familiarizarea studenților cu etapele generale de realizare ale unui proiect pentru realizarea proiectului de disertație, ca obiectiv final. Se propune ca exemplificare proiectarea unor etaje diferențiale realizate în două variante: cu tranzistoare bipolare și cu tranzistoare MOS. Analiza comparativă a acestor două soluții de implementare reprezintă încununarea finală a acumulării treptate a cunoștințelor din acest proiect. Utilizarea sarcinilor active sau pasive în proiectare reprezintă alte detalii de proiectare.

7. Competențe (Capacitatea dovedită de a utiliza cunoștințe, aptitudini și abilități personale, sociale și/sau metodologice în situații de muncă sau de studiu și pentru dezvoltarea profesională și personală. Reflectă cerințele angajatorilor.)

Specifice	C1. Utilizarea elementelor fundamentale referitoare la dispozitivele, circuitele, sistemele, instrumentația și tehnologia electronică C2. Proiectarea, simularea și testarea de dispozitive, circuite integrate și sisteme micro și nanoelectronice cu instrumente software moderne C3. Modelarea și procesarea dispozitivelor și circuitelor integrate utilizând tehnologii avansate C4. Proiectarea, simularea și testarea de dispozitive, circuite și sisteme optoelectronice cu instrumente software și tehnologii moderne micro și nanoelectronice
Transversale (generale)	CT1 Adaptarea la noile tehnologii, dezvoltarea profesională și personală, prin formare continuă folosind surse de documentare tipărite, software specializat și resurse electronice în limba română și, cel puțin, într-o limbă de circulație internațională.

8. Rezultatele învățării (Sunt enunțuri sintetice referitoare la ceea ce un student va fi capabil să facă sau să demonstreze la finalizarea unui curs. Rezultatele învățării reflectă realizările studentului și mai puțin intențiile profesorului. Rezultatele învățării informează studenții despre ceea ce se așteaptă de la ei din punct de vedere al performanței, pentru a obține notele și creditele dorite. Sunt definite în termeni concreți, folosind verbe similare exemplelor de mai jos și indică ceea ce se va urmări prin evaluare. Rezultatele învățării vor fi astfel redactate încât să fie evidențiată clar relația față de competențele definite la punctul 7.)

Cunoștințe	Rezultatul asimilării de informații prin învățare. Cunoștințele reprezintă ansamblul de fapte, principii, teorii și practici legate de un anumit domeniu de muncă sau de studiu. Pot fi teoretice și/sau faptice. Enumeră tipuri de etaje diferențiale Definește parametrii specifici ai etajelor diferențiale atât în tehnologie bipolară cât și în tehnologie MOS Describe/clasifică parametrii de model Evidențiază particularitățile soluțiilor constructive speciale
-------------------	---



Aptitudini	<p><i>Capacitatea de a aplica cunoștințe și de a utiliza know-how pentru a duce la îndeplinire sarcini și a rezolva probleme. Aptitudinile sunt descrise ca fiind cognitive (implicând utilizarea gândirii logice, intuitive și creative) sau practice (implicând dexteritate manuală și utilizarea de metode, materiale, unelte și instrumente).</i></p> <p>Selectează și grupează informații relevante despre tipurile de circuite electronice Utilizează argumentat principii specifice în vederea pastrarii sau neglijării unor parametrii de model. Lucrează productiv în echipă pentru efectuarea proiectului. Elaborează un text științific în redactarea proiectului Verifică experimental soluțiile de proiectare în cadrul proiectului. Rezolvă aplicații practice în cadrul proiectului, calculând seturi de date și folosindu-le în cadrul proiectului. Interpretează adecvat relații de cauzalitate dintre valorile extrase. Analizează și compară valori calculate și proiectate. Identifică soluții și elaborează proiectul disciplinei. Formulează concluzii . Argumentează soluțiile identificate în cadrul proiectului .</p>
Responsabilitate și autonomie	<p><i>Capacitatea cursantului de a aplica în mod autonom și responsabil cunoștințele și aptitudinile sale.</i></p> <p>Selectează surse bibliografice potrivite și le analizează. Respectă principiile de etică academică, citând corect sursele bibliografice utilizate. Demonstrează receptivitate pentru contexte noi de învățare. Manifestă colaborare cu ceilalți colegi și cadre didactice în desfășurarea activităților didactice Demonstrează autonomie în organizarea situației/contextului de învățare sau a situației problemă de rezolvat Promovează/contribuie prin soluții noi, aferente domeniului de specialitate. Conștientizează valoarea contribuției sale în domeniul ingineriei la identificarea de soluții viabile/sustenabile Aplică principii de etică</p>

9. Metode de predare (Se vor avea în vedere metode care să asigure predarea centrată pe student. Se va descrie modul în care se asigură participarea studenților la stabilirea propriului parcurs de învățare, cum se identifică eventualele rămăneri în urmă și ce măsuri remediale se adoptă în astfel de cazuri.)

Pornindu-se de analiza caracteristicilor de învățare ale studenților și de la nevoile lor specifice, procesul de predare va explora metode de predare atât expositive (prelegerea, expunerea), cât și conservative-interactive, bazate pe modele de învățare prin descoperire facilitate de explorarea directă și indirectă a realității (experimentul, demonstrația, modelarea), dar și pe metode bazate pe acțiune, precum exercițiul, activitățile practice și rezolvarea de probleme.

În activitatea de predare vor fi utilizate prelegeri, în baza unor prezentări Power Point sau diferite pagini de Internet care vor fi puse la dispoziția studenților. Fiecare curs va debuta cu recapitularea capitolelor deja parcurse, cu accent asupra noțiunilor parcurse la ultimul curs.

Prezentările utilizează imagini și scheme, astfel încât informațiile prezentate să fie ușor de înțeles și asimilat. Această disciplină acoperă informații și activități practice menite să-i sprijine pe studenți în eforturile de învățare și de dezvoltare a unor relații optime de colaborare și comunicare într-un climat favorabil învățării prin descoperire.

Se va avea în vedere exersarea abilităților de ascultare activă și de comunicare asertivă, precum și a mecanismelor de construcție a feedback-ului, ca modalități de reglare comportamentală în situații diverse și



de adaptare a demersului pedagogic la nevoile de învățare ale studenților.

Se va exersa abilitatea de lucru în echipă pentru rezolvarea diferitelor sarcini de învățare.

Se va verifica atenția studenților prin teste rapide (quizz) în timpul sau la finalul cursului la anumite cursuri.

10. Conținuturi

PROIECT		
Nr. crt.	Conținutul	Nr. ore
1	Analiza soluțiilor de proiectare a etajelor diferențiale	4
2	Proiectarea etajelor cu tranzistoare bipolare	6
3	Proiectarea etajelor cu tranzistoare MOS	2
4	Sarcini active și pasive	2
	Total:	14

Bibliografie:
<https://archive.curs.upb.ro/2021/login/index.php>
<http://dce.etti.tuiasi.ro/cef/laborator/l9cef.pdf>
https://wiki.dcae.pub.ro/images/d/d0/Cours_4.pdf
L. L. Dobrescu, D. Dobrescu, „Modele avansate ale dispozitivelor MOS”, Editura Printech, Bucuresti, 2002;
L. Dobrescu, D. Dobrescu, "Basics of the Semiconductor Devices Physics", 142 pg., Ed. Printech, ISBN 973-718-364-9, Bucuresti, 2005;

11. Evaluare

Tip activitate	11.1 Criterii de evaluare	11.2 Metode de evaluare	11.3 Pondere din nota finală
11.4 Curs			
11.5 Seminar/laborator/proiect	Evaluare intermediara-midterm-verificare principii de proiectare	Verificare stadiu proiect	50%
	Evaluare finala	Verificare stadiu proiect	50%
11.6 Condiții de promovare			
Proiectarea unor etaje diferențiale realizate cu tranzistoare bipolare. Obținerea a 50% din punctajul proiectului din timpul semestrului. Respectarea regulamentului UNSTPB privind condițiile de promovare.			

12. Coroborarea conținutului disciplinei cu așteptările reprezentanților angajatorilor și asociațiilor profesionale reprezentative din domeniul aferent programului, precum și cu stadiul actual al cunoașterii în domeniul științific abordat și practicile în instituții de învățământ superior din Spațiul European al Învățământului Superior (SEİS)

Creșterea complexității circuitelor și sistemelor electronice precum și necesitatea reducerii costurilor și a ciclurilor de cercetare- proiectare- fabricare au impus dezvoltarea tehnicilor de simulare, proiectare și optimizare asistată de calculator, sub forma diverselor instrumente software.

Disciplina asigură absolvenților competențe adecvate cu necesitățile calificărilor actuale și o pregătire științifică și tehnică moderne, de calitate și competitive.

Se asigură astfel absolvenților o pregătire științifică și tehnică moderne, de calitate și competitive, care să le






Universitatea Națională de Știință și Tehnologie Politehnica București

Facultatea de Electronică, Telecomunicații și

Tehnologia Informației



permite angajarea rapidă după absolvire, fiind perfect încadrat în politica universității atât din punctul de vedere al conținutului și structurii, cât și din punctul de vedere al aptitudinilor și deschiderii internaționale oferite studenților.

Data completării	Titular de curs	Titular(i) de aplicații
01.09.2024	Colaborator Dr. Iulian Busu 	Colaborator Dr. Iulian Busu 
Data avizării în departament	Director de departament	
31.10.2024	Prof. Dr. Claudiu DAN 	
Data aprobării în Consiliul Facultății	Decan	
01.11.2024	Prof. Dr. Mihnea Udrea 