



**BAZA MATERIALĂ A LABORATORULUI DE  
calculatoare**

**afereent disciplinei Verificare funcțională**

Laborator dotat din proiectul CERN-ATLAS. Utilizat pentru discipline de programare, electronică digitală, și pentru programele de masterat ACES și AM.

**Informații laborator**

- Indicativ sală: **A413**
- Categorie laborator: **Tehnologic**
- Suprafața laboratorului este de aproximativ: **40.00 m<sup>2</sup>**
- Volumul laboratorului este de aproximativ: **120.00 m<sup>3</sup>**
- Laboratorul poate deservi până la: **19 studenți**

**Resurse**

- 19 + 1 calculatoare HP All-In-One (OS: Ubuntu Linux)
- 19 + 1 plăci de dezvoltare FPGA Boolean - Basys2
- Whiteboard
- Televizor
- Router WiFi + Firewall configurabil
- Aer condiționat

**Teme de laborator**

- Aplicații SystemVerilog
- Module de test și Simulare
- Construcția mediului de Verificare
- Metrice și acoperirea testului
- Teste de regresie
- Asertii
- Evaluare

**Discipline deservite**

- Verificare funcțională (Calcul Avansat în Sisteme Embedded - ACES, Masterat, Anul 1, Semestrul 1)
- Dezvoltare software și testare (Calcul Avansat în Sisteme Embedded - ACES, Masterat, Anul 1, Semestrul 2)
- Compilatoare (Calcul Avansat în Sisteme Embedded - ACES, Masterat, Anul 2, Semestrul 1)
- Proiectare digitală avansată (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 2)
- Programarea calculatoarelor și limbaje de programare 1 (Electronică aplicată - ELAen, Licență, Anul 1, Semestrul 1)
- Structuri de date și algoritmi (Electronică aplicată - ELAen, Licență, Anul 2, Semestrul 1)
- Circuite integrate digitale (Electronică aplicată - ELAen, Licență, Anul 2, Semestrul 2)
- Circuite integrate digitale (Tehnologii și Sisteme de Telecomunicații - TSTen, Licență, Anul 2, Semestrul 2)