



**BAZA MATERIALĂ A LABORATORULUI DE**  
**sisteme microelectronice (LSME)/ Microchip**  
**aferent disciplinei Blocuri analogice**

**Informații laborator**

- Indicativ sală: **B120**
- Categorie laborator: **Tehnologic**
- Suprafața laboratorului este de aproximativ: **40.00 m<sup>2</sup>**
- Volumul laboratorului este de aproximativ: **120.00 m<sup>3</sup>**
- Laboratorul poate deservi până la: **20 studenți**

**Resurse**

**Teme de laborator**

- Introducere în mediul de laborator
- Editorul de schemă. Layout elementar (tranzistoare și inversoare) 1
- Editorul de schemă. Layout elementar (tranzistoare și inversoare) 2
- Simularea caracteristicilor tranzistoarelor MOS. Parametrii de model
- Simularea oglinzilor de curent și a amplificatoarelor cu un singur etaj de câștig
- Simularea și layoutul unui etaj diferențial
- Colocviu de laborator

**Discipline deservite**

- RF IC Design - Proiectarea circuitelor integrate de radio-frecvență (Comunicații Wireless Avansate - AWC, Masterat, Anul 2, Semestrul 1)
- Blocuri analogice (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 1)
- Instrumente software pentru proiectarea circuitelor integrate (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 1)
- Blocuri analogice avansate (Microelectronică Avansată - AM, Masterat, Anul 1, Semestrul 2)
- Proiectarea circuitelor integrate de radio-frecvență (Microelectronică Avansată - AM, Masterat, Anul 2, Semestrul 1)
- Tehnici de proiectare pentru structuri VLSI (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)
- Bazele tehnologice ale microelectronicii (Microelectronică, Optoelectronică și Nanotehnologii - MON, Licență, Anul 4, Semestrul 1)